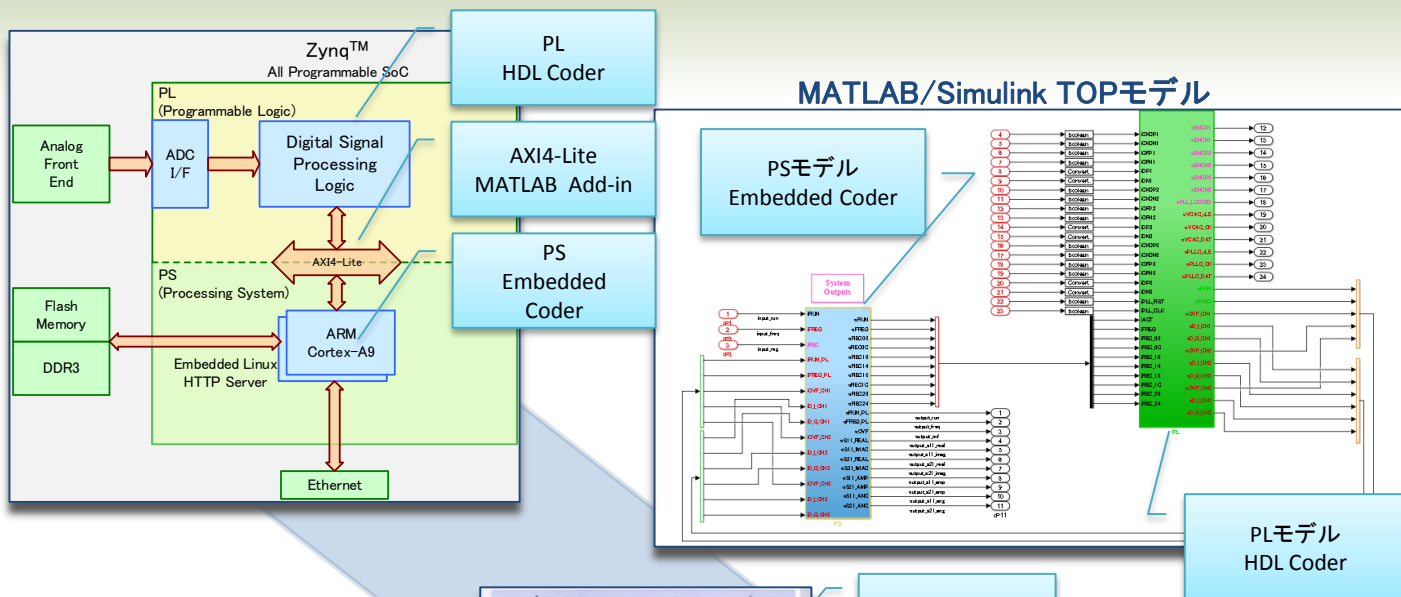


# Xilinx® Zynq-7000 AP SoCと MathWorks® モデルベース開発環境を 利用した計測装置開発事例のご紹介

## ベクトル・ネットワーク・アナライザ

MATLAB®/Simulink® モデルベース環境により、Zynq® SoCへハードウェア/ソフトウェア実装



**MathWorks®**

**Software**

Required

- MATLAB
- Simulink
- MATLAB Coder
- Simulink Coder for C-code generation
- Embedded Coder for C-code generation
- Fixed-Point Designer for HDL-code generation
- HDL Coder for HDL-code generation

**Hardware**

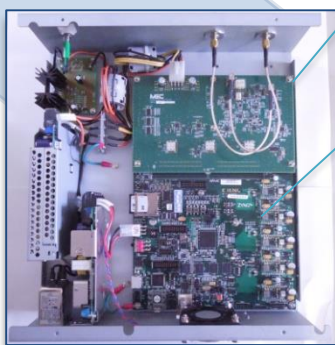
Required

- Xilinx® Zynq®-7000

**Software**

Required

- ISE Design Suite

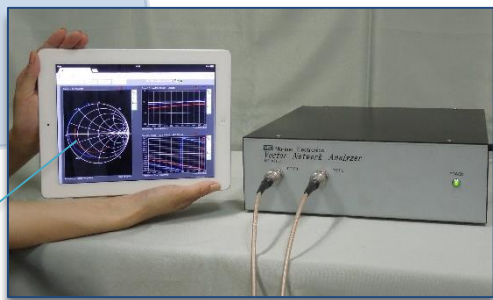


ZC702評価ボードにAFEボードを  
FMCコネクタ接続

AFEボード

Xilinx  
ZC702

HTML5によりブラウザに  
波形表示



測定周波数100MHz~3GHz

AXI4-Lite部分はMATLABアドインがサポート